



Universidad Nacional de La Matanza

DEPARTAMENTO DE INGENIERIA E INVESTIGACIONES TECNOLÓGICAS	
INGENIERIA EN ELECTRONICA	0367 – ELECTRONICA II

PROYECTO INTEGRADOR

DISEÑO Y CONSTRUCCION DE AMPLIFICADOR EXPERIMENTAL

Docente: Ing. A.C.R. Tulic

Ayudante: Ing. M.C. Cepeda

FECHA REALIZACION	FECHA ENTREGA	REV.	OBSERVACIONES

APELLIDO Y NOMBRE	D.N.I	FIRMA

PRESENTACION DEL INFORME

- OBJETIVO
- ESPECIFICACIONES DE HARDWARE (Requisitos del diseño)
(Tensión de alimentación - consumo estimado - potencia de salida, temperatura de trabajo..etc.)
- INGENIERIA DE DETALLE
 - Diagrama en bloques
 - Descripción e identificación de cada bloque.
 - Detalle de selección y cálculo de elementos circuitales de cada bloque.
 - Ventajas
 - Desventajas
 - Propuestas de Mejoras
- CONSTRUCCION DEL PROTOTIPO
 - Listado de componentes utilizados
- CONCLUSIONES
- ANEXO
 - Circuitos implementados
 - Hojas de datos